

CURRICULUM

Carlos Aguilar Castillo

A. DATOS PERSONALES

1. Nombre: Carlos Aguilar Castillo
2. Domicilio Particular: Wimbledon # 61 Interior 3, Fraccionamiento Junto al Río, Colonia Lomas de Cuernavaca, CP. 68584, Temixco, MOR.
3. Teléfono: 01 777 326 49 27, e-mail: aguilar@cenidet.edu.mx
4. Lugar y fecha de nacimiento: Tres Valles, Veracruz, 22 de Mayo de 1970
5. Estado Civil: Casado
6. Nacionalidad: Mexicana
7. RFC: AUCC700522-GZ5
8. CURP: AUCC700522HVZGSR04
9. Idiomas: Español, Inglés

B. DATOS LABORALES

1. Nombre del cargo: Profesor–Investigador (Profesor-Investigador “C” Enseñanza Superior)
2. Institución: Centro Nacional de Investigación y Desarrollo Tecnológico
Departamento: Departamento de Electrónica
Dependencia: Dirección General de Institutos Tecnológicos.
3. Antigüedad: 10 años.
4. Domicilio laboral: Int. Internado Palmira s/n, Col. Palmira, C.P. 62490, Cuernavaca, Mor. México.
5. Teléfono, Fax, E-mail: 01 7773 18 77 41 ext. 163, Fax: 01 7773 12 24 34,
E-mail: aguilar@cenidet.edu.mx

C. CARGOS ACADÉMICOS DESEMPEÑADOS

1. Nombre del cargo: Profesor–Investigador (Profesor Asociado “C” Enseñanza Superior)
2. Institución: Centro Nacional de Investigación y Desarrollo Tecnológico
3. Periodo: Enero 1994-Enero 1999

Dr. Carlos Aguilar Castillo, E-mail: aguilar@cenidet.edu.mx

CURRICULUM

Carlos Aguilar Castillo

1. Nombre del cargo: Profesor–Investigador (Profesor Titular “C” Enseñanza Superior)
2. Institución: Centro Nacional de Investigación y Desarrollo Tecnológico
3. Periodo: Febrero 1999 - a la fecha

D. CARGOS ADMINISTRATIVOS DESEMPEÑADOS

1. Nombre del cargo:
2. Institución:
3. Periodo:

E. FORMACIÓN ACADÉMICA

1. Licenciatura:
 - Titulo: Ingeniero Electromecánico
 - Fecha de obtención del grado: Agosto de 1992
 - Institución: Instituto Tecnológico de Tuxtepec
 - País: México
2. Maestría:
 - Titulo: Maestro en Ciencias en Ingeniería Electrónica
 - Fecha de obtención del grado: Febrero de 1995
 - Institución: Centro Nacional de Investigación y Desarrollo Tecnológico
 - País: México
3. Doctorado:
 - Titulo: Doctor en Ciencias en Ingeniería Electrónica
 - Fecha de obtención del grado: Octubre de 1998
 - Institución: Centro Nacional de Investigación y Desarrollo Tecnológico
 - País: México
4. Estancia Posdoctoral:
 - Fecha de estancia: Septiembre del 2000-Agosto del 2001
 - Institución: Center for Power Electronics Systems, Virginia Tech
 - País: Estados Unidos

F. NIVEL EN EL SNI

1. Nivel: 1, Exp. 15947
2. Área: Ingeniería
3. Disciplina: Ingeniería de Comunicaciones y Control
4. Subdisciplina: Ingeniería Electrónica
5. Especialidad: Electrónica de Potencia

CURRICULUM

Carlos Aguilar Castillo

G. FORMACIÓN DE RECURSOS HUMANOS

1. Tesis Concluidas:

Nombre del estudiante: Héctor Suárez Aparicio
Grado Obtenido: **Maestría en Ciencias en Ingeniería Electrónica**
Institución: Centro Nacional de Investigación y Desarrollo Tecnológico
Titulo de la Tesis: *Evaluación del desempeño de un Pre-regulador cargador de baterías de alto rendimiento en MCD y MCC para aplicaciones de sistemas de alimentación distribuidos*
Fecha de examen: Febrero de 1997

Nombre del estudiante: Armando Ruiz Díaz
Grado Obtenido: **Maestría en Ciencias en Ingeniería Electrónica**
Institución: Centro Nacional de Investigación y Desarrollo Tecnológico.
Titulo de la Tesis: *Balastros electrónicos integrados con corrección activa del factor de potencia para lámparas fluorescentes compactas*
Fecha de examen: Diciembre de 1999

Nombre del estudiante: Carlos Manuel Morcillo Herrera
Programa: **Maestría en Ciencias en Ingeniería Electrónica**
Institución: Centro Nacional de Investigación y Desarrollo Tecnológico
Titulo de la Tesis: *Control basado en lógica difusa de un balastro electrónico integrado con control de intensidad luminosa y CFP*
Fecha de examen: Septiembre del 2000

Nombre del estudiante: José Antonio Hoyo Montaña
Programa: **Maestría en Ciencias en Ingeniería Electrónica**
Institución: Centro Nacional de Investigación y Desarrollo Tecnológico
Titulo de la Tesis: *Un nuevo esquema de sistema de alimentación ininterrumpible en C.A. de alto rendimiento y bajo costo*
Fecha de examen: Septiembre del 2000

Nombre del estudiante: Ulises Ochoa Toledo
Programa: **Licenciatura en Ingeniería Electromecánica**
Institución: Instituto Tecnológico de Zacatepec
Titulo de la Tesis: *Nuevo esquema de sistema de alimentación electrónico con corrección del factor de potencia y rápida respuesta dinámica*
Fecha de examen: Octubre del 2000

Nombre del estudiante: Arturo Javier Martínez Mata
Programa: **Maestría en Ciencias en Ingeniería Electrónica**
Titulo de la Tesis: *Estrategias para la corrección del factor de potencia en balastros electrónicos con bajo factor de cresta*

CURRICULUM

Carlos Aguilar Castillo

Fecha de examen: Julio 2002
Nombre del estudiante: Alejandro Vázquez Blanco
Programa: **Maestría en Ciencias en Ingeniería Electrónica**
Titulo de la Tesis: *Transformadores piezoeléctricos: alternativas para implementar balastos electrónicos compactos*
Fecha de examen: Diciembre 2002

Nombre del estudiante: Efrén Flores García
Programa: **Maestría en Ciencias en Ingeniería Electrónica**
Titulo de la Tesis: Estudio de inversores no resonantes como balastos electrónicos para lámparas de descarga
Situación: Febrero del 2004

2. Tesis en proceso:

Nombre del estudiante: Víctor Olivares Peregrino
Programa: **Doctorado en Ciencias en Ingeniería Electrónica**
Titulo de la Tesis: Sistema de Alimentación para Lámparas sin Electrodo
Situación: Se pretende terminar en agosto del 2006

Nombre del estudiante: Tonatiuh Echegoyen Arellano
Programa: **Maestría en Ciencias en Ingeniería Electrónica**
Titulo de la Tesis: *Fuente de alimentación para láseres tipo Nd:YAG*
Situación: Se pretende terminar en agosto del 2004

Nombre del estudiante: Mario Juárez Balderas
Programa: **Maestría en Ciencias en Ingeniería Electrónica**
Titulo de la Tesis: Análisis y diseño de balastos electrónicos auto-oscilantes con alto factor de potencia
Situación: Se pretende terminar en Abril del 2004

Nombre del estudiante: Alejandro Carlos Pérez Flores
Programa: **Maestría en Ciencias en Ingeniería Electrónica**
Titulo de la Tesis: Sistema de Alimentación Conmutado Utilizando Transformador Piezoeléctrico
Situación: Se pretende terminar en agosto del 2004

Nombre del estudiante: Alejandro Vázquez García
Programa: **Maestría en Ciencias en Ingeniería Electrónica**
Titulo de la Tesis: Sistema de Alimentación en CD basado en Celdas de Combustibles
Situación: Se pretende terminar en agosto del 2004

CURRICULUM

Carlos Aguilar Castillo

Nombre del estudiante: Gerardo Vázquez Guzmán
Programa: **Maestría en Ciencias en Ingeniería Electrónica**
Titulo de la Tesis: Tecnología de Iluminación Mediante LEDs de potencia
Situación: Se pretende terminar en agosto del 2005

Nombre del estudiante: Javier Alejandro Molina Coronel
Programa: **Maestría en Ciencias en Ingeniería Electrónica**
Titulo de la Tesis: Convertidor de Alta Densidad de Potencia para Sistemas de Alimentación Basados en Celdas de Combustibles
Situación: Se pretende terminar en agosto del 2005

H. PRODUCCIÓN CIENTÍFICA

1. Artículos en revistas:

- [a] C. Aguilar, F. Canales, J. Arau, J. Sebastián and J. Uceda.
"An integrated battery charger/discharger with power factor correction".
IEEE Transaction on Industrial Electronics. Vol. 44, No. 5. October 1997, pp. 597-603.
- [b] H. Calleja, V. Cárdenas, C. Aguilar, J. Arau,
"A Survey of Power Metering Technologies"
Instrumentation and Development Magazine, Vol. 5, Num. 2, July 2001, pp. 128-134.
- [c] N. Vazquez, C. Aguilar, R. Caceres, I. Barbi, and J. Arau
"A Novel Uninterruptible Power Supply System with Active Power Factor Correction"
IEEE Transaction on Power Electronics, Vol. 17, Num. 3, May 2002, pp. 405-412.
- [d] C.Aguilar and A. Ruiz
"Analysis, design, and experimental results of the integrated electronic ballast based on the half-bridge structure"
International Journal of Electronics
- [e] C. Aguilar, C.M. Morcillo, C.D. Garcia, and J. Arau
"Digitally Controlled Integrated Electronic Ballast with Dimming and Power Factor Correction Features"
IEEE Transaction on Industrial Electronics (*en revisión*)
- [f] Peter Barbosa, Fred. C. Lee, F. Canales and C. Aguilar
"A Quasi-integrated AC-DC Three-Phase Dual Bridge Converter"
IEEE Transaction on Industrial Electronics *especial edition on modern rectifier*
(*en revisión*)

CURRICULUM

Carlos Aguilar Castillo

4. Memorias en extenso:

- [1] C. Aguilar, M. Hernández, F. Canales y J. Arau, “Convertidor CA/CD con Alto Factor de Potencia Utilizando la Topología Flyback”, **V Congreso Internacional de Electrónica, Comunicaciones y Computadoras, CONIELECOMP-UDLA’95**, Puebla México, Abril 1995, pp. 44-48.
- [2] M. Hernández, C. Aguilar, A. Martínez y J. Arau, “Análisis Comparativo de las Topologías Boost y Derivadas de la Buck-Boost usadas como Correctores del Factor de Potencia”, **V Congreso Internacional de Electrónica, Comunicaciones y Computadoras CONIELECOMP-UDLA’95**, Puebla México, Abril 1995, pp. 56-60.
- [3] F. Canales, C. Aguilar y J. Arau, “Estado Actual, Tendencias y Aplicaciones de la Tecnología de Convertidores Conmutados”, **XX Congreso de la Academia Nacional de Ingeniería ANI**, Veracruz, México, pp. 274-279.
- [4] C. Aguilar, F. Canales, J. Arau, J. Sebastian and J. Uceda, “An Integrated Battery Charger/Discharger with Power Factor Correction”, **IEEE Power Electronics Specialist Conference, PESC’95**, Atlanta USA, June 95, pp. 714-719.
- [5] C. Aguilar, F. Canales, J. Arau, J. Sebastián and J. Uceda, “An Improved Battery Charger/Discharger Topology with Power Factor Correction”, **21st Annual Conference of the Industrial Electronics Society, International Electronics Conference IECON’95**, Orlando Florida, November 95.
- [6] M. Hernández, C. Aguilar, J. Arau, J. Sebastián and J. Uceda, “Comparative Analysis of Boost and Buck-Boost Derived Topologies Used as Power Factor Preregulators”, **21st Annual Conference of the Industrial Electronics Society, International Electronics Conference IECON’95**, Orlando Florida, November 95.
- [7] C. Aguilar, F. Canales, J. Arau, J. Sebastián and J. Uceda, “An Improved Battery Charger/Discharger Topology with Power Factor Correction”, **IEEE International Power Electronics Congress CIEP’95**, San Luis Potosi, Mexico, October 16-19, pp. 2-7.
- [8] M. Hernández, C. Aguilar, J. Arau, J. Sebastián and J. Uceda, “Comparative Analysis of Boost and Buck-Boost Derived Topologies Used as Power Factor Correctors”, **IEEE International Power Electronics Congress CIEP’95**, San Luis Potosi, Mexico, October 16-19, pp. 14-19.
- [9] H. Suárez, C. Aguilar, F. Canales and J. Arau, “Alternatives for Increasing the Output Power in an Integrated Battery Charger/Discharger Topology”, **IEEE International Power Electronics Congress CIEP’96**, Cuernavaca, Mexico, October 14-17, pp. 74-80.
- [10] E. Rodríguez, C. Aguilar, F. Canales, J. Arau and J. Sebastián, “Analysis and Design Considerations of a Novel Integrated SMPS with Battery Backup and

CURRICULUM

Carlos Aguilar Castillo

Power Factor Correction”, **IEEE International Power Electronics Congress CIEP’96**, Cuernavaca, Mexico, October 14-17, pp. 81-87.

- [11] F. Canales, C. Aguilar y J. Arau, “*Estado Actual, Tendencias y Aplicaciones de la Tecnología de Convertidores Conmutados*”, **Congreso Internacional de Investigación en Ingeniería Eléctrica y Electrónica CIIIEE’96**, Aguascalientes, México, pp. 33-38.
- [12] E. Rodríguez, C. Aguilar, F. Canales, J. Arau and J. Sebastián, “*A Novel Integrated SMPS with Battery Backup and Power Factor Correction*”, **IEEE International Telecommunications Energy Conference INTELEC’96**, Boston, Massachusetts, USA, pp. 125-130.
- [13] H. Suárez, S. Rocha, C. Aguilar, F. Canales y J. Arau, “*Técnicas de Transición a Voltaje Cero (ZVT) en Convertidores PWM*”, **6º Congreso Interuniversitario de Electrónica, Computación y Eléctrica - VI CIECE’96**, Morelia, Michoacán, México, pp. 96-102.
- [14] F. Canales, C. Aguilar y J. Arau, “*Estado Actual, Tendencias y Aplicaciones de la Tecnología de Convertidores Conmutados*”, **VI International Conference on Electronics, Communications and Computers – CONIELECOM’96**, Puebla, México, pp. 244-249.
- [15] R. Cáceres, N. Vázquez, C. Aguilar, J. Alvarez, I. Barbi and J. Arau, “*A High Performance Uninterruptible Power Supply System with Power Factor Correction*”, **IEEE Power Electronics Specialist Conference PESC’97**, San Luis Missouri, USA, June 1997, pp. 304-309.
- [16] N. Vázquez, C. Aguilar, J. Alvarez, R. Cáceres, I. Barbi and J. Arau, “*A different Approach to Built an Uninterruptible Power Supply System with Power Factor Correction*”, **IEEE International Power Electronics Congress CIEP’98**, Morelia, Michoacan, Mexico, October 1998, pp. 119-124.
- [17] N. Vázquez, C. Aguilar and J. Arau, “*Some Critical Aspects in Sliding Mode Control Design for the Boost Inverter*”, **IEEE International Power Electronics Congress CIEP’98**, Morelia, Michoacan, Mexico, October 1998, pp. 76-81.
- [18] N. Vázquez, J. Alvares, J. Almazán, C. Aquilar, J. Arau, “*Analysis and Experimental Study of the Buck, Boost and Buck-Boost Inverters*”, **IEEE Power Electronics Specialists Conference PESC’99**, Charleston, South Caroline, June 1999, pp.801-806.
- [19] A. Ruiz, C. Aguilar and J. Arau, “*Half-Bridge Boost Rectifier as Power Factor Corrector-Electronics Ballast*”, **IEEE International Power Electronics Congress – CIEP’2000**, Acapulco, Mexico, October 2000, pp. 136-141.
- [20] J.A. Hoyo, C. Aguilar and J. Arau, “*Simplified AC UPS with Power Factor Correction*”, **IEEE International Power Electronics Congress – CIEP’2000**, Acapulco, Mexico, October 2000, pp. 145-149.

CURRICULUM

Carlos Aguilar Castillo

- [21] A. Ruiz and C. Aguilar, "Balastro Electrónico con Alto Factor de Potencia Basado en el Convertidor Boost de Medio Puente", **IEEE INDUSCON an Industry Application Society Conference**.
- [22] F. Canales, P. Barnosa, C. Aguilar, F.C. Lee, and B.S. Jacobson, "A Fixed Frequency Zero-Voltage-Switching Three-Level DC-DC Resonant Converter", **CPES Seminar**, 2001, pp. 155-160.
- [23] C. Aguilar, A. Ruiz, F. Canales, F.C. Lee, "Analysis of the Half-Bridge Boost Rectifier as Integrated Electronic Ballast with Power Factor Correction", **IEEE Power Electronics Specialists Conference**, Vancouver, Canada, June 2001, pp. 707-712.
- [24] F. Canales, P. Barbosa, C. Aguilar, F.C. Lee Lee, "A Quasi-Integrated AC/DC Three-Phase Dual-Bridge Converter", **IEEE Power Electronics Specialists Conference**, Vancouver, Canada, June 2001, pp. 1893-1898.
- [25] J.A. Hoyo, C. Aguilar and J. Arau, "A Novel Approach to Design PFC Converters for Use in AC UPS Applications", **IEEE Power Electronics Specialists Conference PESC'2001**, Vancouver, Canada, June 2001, pp. 271-276.
- [26] J. Hoyo, H. Calleja, J. Arau, C. Aguilar, E. Martínez, "Single phase voltage sag compensation system based on a modified flyback converter", **IEEE Power Electronics Specialists Conference – PESC'2002**, Queensland, Australia, June 2002, pp. 1525 –1530.
- [27] J. Hoyo J. Arau, C. Aguilar, E. Martínez, "Flyback-Based PFC Converter with Sinusoidal Output for Use in AC UPS", **IEEE International Power Electronics Congress - CIEP'2002**, Guadalajara, Mexico, pp. 177-181.
- [28] F. Canales, P. Barbosa, C. Aguilar, and F. C. Lee, "A High-Power-Density DC-DC Converter for High-Power Distributed Power Systems", **IEEE Power Electronics Specialists Conference – PESC'2003**, Acapulco, Mex., pp. 11-18

7. Patentes y derechos de autor:

Autores: Aguilar Castillo Carlos, Ponce Silva Mario y Arau Roffiel Jaime
Título: Dispositivo ahorrador de energía para sistemas de alumbrado público y método.
Titulares: cenidet - Luxtronic S.A. de C.V.
Número de registro: PA/a/2003/004352

Autores: Aguilar Castillo Carlos, Ponce Silva Mario y Arau Roffiel Jaime
Título: Energy Saving Device for Public Illuminating System and Method.
Titulares: cenidet - Luxtronic S.A. de C.V.
Número de registro: Sometido ante la oficina de patentes de los Estados Unidos bajo el No. PCT/MX03/00079.

CURRICULUM

Carlos Aguilar Castillo

Autores: Suárez Aparicio Héctor, Aguilar Castillo Carlos y Arau Roffiel Jaime
Titulo: "Pre-regulador cargador/descargador de baterías integrado con corrección del factor de potencia para utilizarse en sistemas de alimentación distribuidos: propuestas para mejorar la eficiencia en aplicaciones de medianas potencia".
Titulares: Suárez Aparicio Héctor, Aguilar Castillo Carlos y Arau Roffiel Jaime
Número de registro: 102387

8. Citas:

Al artículo:

C. Aguilar, F. Canales, J. Arau, J. Sebastián and J. Uceda, "An Integrated Battery Charger/Discharger with Power Factor Correction," IEEE Transaction on Industrial Electronics, Vol. 44, No. 5. October 1997, pp. 597-603.

EN LOS ARTICULOS:

PESC'98 (IEEE Power Electronics Specialists Conference), Fukuoka, Japan, Mayo de 1998.

1. "A High Triport Topology for Low Power DC UPS", M.Jain, M.Daniele and P.Jain, Pp. 1796-1802.

Al artículo:

M. Hernández, C. Aguilar, J. Arau, J. Sebastián and J. Uceda, "Comparative Analysis of Boost and Buck-Boost Derived topologies Used as Power Factor Correctors," 21st Annual Conference of the Industrial Electronics Society, International Electronics Conference IECON'95, Orlando Florida, November 95.

EN LOS ARTICULOS:

PESC'98 (IEEE Power Electronics Specialists Conference), Fukuoka, Japan, Mayo de 1998.

1. "Zero-Voltage-Transition Topologies for Cuk Converters", C.J.Tseng and C.L.Chen, Pp. 939-935.

IEEE Transactions on Industrial Electronics,. Vol.46, No.4, ISSN 0278-0046, August 1999.

2. "An Alternative Approach to Synthesizing Single-Stage Converters with Power-Factor-Correction Feature. T.F. Wu, T.H. Yu and Y.C. Liu.

I. PROYECTOS DE INVESTIGACIÓN REALIZADOS

Nombre de Proyecto: "Desarrollo de un balastro electrónico para lámparas fluorescentes de 2x40 w, T12 con corrección del factor de potencia"

Financiado por: ELECTROMAG S.A. de C.V. (Iniciativa Privada)

Participación: Responsable técnico

CURRICULUM

Carlos Aguilar Castillo

Nombre de Proyecto: "Prototipo de un balastro electrónico de 2*40 watts para lámparas lineales con corrección del factor de potencia y control por CI comercial"

Financiado por: ELECTROMAG S.A. de C.V. (Iniciativa Privada)

Participación: Responsable técnico

Nombre de Proyecto: "Desarrollo e implantación de un balastro electrónico con corrección del factor de potencia para lámparas fluorescentes lineales de 2x32 T8"

Financiado por: ELECTROMAG S.A. de C.V. (Iniciativa Privada)

Participación: Responsable técnico

Nombre de Proyecto: "Estudio de nuevas alternativas de implementación en convertidores CD/CA en alta frecuencia de bajo costo". (Se desarrolló en colaboración con la Universidade Federal de Santa Catarina, Brasil)

Financiado por: COSNET (550.97-P)

Participación: Director del Proyecto

Periodo: Dic. 1, 1997 - Nov. 30, 1998

Nombre de Proyecto: "Desarrollo e Implementación de modelos precisos de dispositivos semiconductores de potencia para simuladores de redes eléctricas"

Financiado por: COSNET (688.99-P)

Participación: Director del Proyecto

Periodo: Jul. 1, 1999 - Jun. 30, 2000

Nombre de Proyecto: "Anteproyecto para la investigación del uso de microcontroladores en la implementación de balastros electrónicos con corrección del factor de potencia"

Financiado por: ELECTROMAG S.A. de C.V. (Iniciativa Privada)

Participación: Responsable técnico

Periodo: Enero 2000 – Abril 2000

Nombre de Proyecto: "*SILEM: Sistema de Iluminación Electrónica de Emergencia*"

Financiado por: ELECTROMAG S.A. de C.V. (Iniciativa Privada)

Participación: Responsable técnico

Periodo: Mayo 2000 – Agosto 2000

Nombre de Proyecto: "*Research on DC/DC resonant PWM conversion techniques for high-power density applications*"

Financiado por: Raytheon Electronics Sytems – USA

Participación: Colaborador (Durante estancia posdoctoral)

Periodo: Septiembre 2000 - Agosto 2001

CURRICULUM

Carlos Aguilar Castillo

Nombre de Proyecto: *"High-power three-phase input front-end converters"*
Financiado por: Center for Power Electronics Systems – Core Research Projects.
Participación: Colaborador (Durante estancia posdoctoral)
Periodo: Septiembre 2000 - Agosto 2001

Nombre de Proyecto: "Estudio de la aplicación de transformadores piezoeléctricos en balastos electrónicos"
Financiado por: COSNET (680.01-P)
Participación: Director del Proyecto
Periodo: Sep. 1, 2001 – Ago. 2002

Nombre de Proyecto: "Investigación de los transformadores piezoeléctricos en la implementación de convertidores conmutados"
Financiado por: COSNET (422.02-P)
Participación: Director del Proyecto
Periodo: Sep. 1, 2002 – Ago. 2003

Nombre de Proyecto: "Desarrollo de una familia de balastos electrónicos para lámparas de vapor de sodio de alta presión para alumbrado público"
Financiado por: Luxtronic S.A. de C.V.
Participación: Responsable técnico
Periodo: Abril 2002 – Diciembre 2003

J. CONTRATOS, PROYECTOS Y SUBVENCIONES PARA LA INVESTIGACION

1. Actividades de vinculación - Contratos de investigación
2. Obtención de recursos

K. CONGRESOS Y SEMINARIOS INTERNACIONALES

1. Nombre del evento: *21st Annual Conference of the Industrial Electronics Society, International Electronics Conference IECON'95*
Lugar y fecha de celebración: *Orlando Florida, November 95*
Trabajo presentado (Tema, título): *An Improved Battery Charger/Discharger Topology with Power Factor Correction*
2. Nombre del evento: *21st Annual Conference of the Industrial Electronics Society, International Electronics Conference IECON'95*
Lugar y fecha de celebración: *Orlando Florida, November 95*
Trabajo presentado (Tema, título): *Comparative Analysis of Boost and Buck-Boost Derived Topologies Used as Power Factor Preregulators*

CURRICULUM

Carlos Aguilar Castillo

3. Nombre del evento: *IEEE International Telecommunications Energy Conference INTELEC'96*
Lugar y fecha de celebración: *Boston, Massachusetts, USA, 1996*
Trabajo presentado (Tema, título): *A Novel Integrated SMPS with Battery Backup and Power Factor Correction*
4. Nombre del evento: *IEEE Power Electronics Specialists Conference*
Lugar y fecha de celebración: *Vancouver, Canada, June 2001*
Trabajo presentado (Tema, título): *Analysis of the Half-Bridge Boost Rectifier as Integrated Electronic Ballast with Power Factor Correction*

L. ESTANCIAS EN INSTITUCIONES O CENTROS DE INVESTIGACION EXTRANJEROS

1. Tipo de Estancia: Estancia Posdoctoral
2. Institución o Centro: Center for Power Electronics systems, Virginia Tech
3. Ciudad y país: Blacksburg VA, Estados Unidos
4. Período: Septiembre del 2000 – Agosto del 2001

M. DISTINCIONES Y PREMIOS

1. Distinciones o premios recibidos: Miembro del Sistema Nacional de Investigadores como Investigador Nacional Nivel I.
Fecha del otorgamiento: Enero de 2004 – Diciembre 2006
2. Distinciones o premios recibidos: Miembro del Sistema Nacional de Investigadores como Candidato a Investigador Nacional.
Fecha del otorgamiento: Julio de 1997 – julio 2001
3. Distinciones o premios recibidos: Medalla “Los Mejores Estudiantes de México” generación 1992 otorgada por el CONACyT y la ANUIES
Fecha del otorgamiento: Septiembre de 1992
4. Distinciones o premios recibidos: Asesor del trabajo que ganó el primer lugar en el Certamen Nacional de Ciencia y Tecnología que organiza la CONADE en el área de Electrónica, 1996
Fecha del otorgamiento: Agosto de 1996

CURRICULUM

Carlos Aguilar Castillo

N. OTROS

1. Membresías en comités editoriales y de evaluación

- Miembro del Technical Program Committee de la revista IEEE Transaction on Power Electronics
- Miembro del Technical Program Committee del IEEE Power Electronics Specialists Conference – PESC
- Miembro del Technical Program Committee del IEEE International Symposium on Industrial Electronics – ISIE
- Miembro del Technical Program Committee del IEEE International Power Electronics Congress - CIEP

Fecha de actualización: Mayo del 2004